1. FIFO — принцип хранения команд в очереди, когда первая зашедшая в очередь команда также первой и выходит.

2. EAX(регистр) — аккумулятор, операнд—источник или приемник результата (некоторые инструкции могут быть короче на один байт при использовании EAX)

3. EBX(регистр) — указатель на данные в сегменте DS;

4. ECX(регистр)— счетчик для цепочечных (например, MOVS) и циклических (с префиксом REP) инструкций;

5. EDX(регистр) — адрес порта ввода—вывода для инструкций IN/INS, OUT/OUTS;

6. ESI(регистр) — указатель на операнд—источник в сегменте DS для цепочечных инструкций;

7. EDI(регистр) — указатель на операнд—приемник в сегменте ES для цепочечных инструкций;

8. EBP(регистр) — указатель на данные в сегменте SS.

9. LAHF/SAHF — команда проверка загрузки/сохранения младших 8 битов регистра флагов в регистре AH;

10. PUSHF/POPF — команда помещения/извлечения из стека младших 16 битов регистра флагов;

11. PUSHFD/POPFD — команда помещения/извлечения из стека 32-битного регистра EFLAGS.

12. Префикс — необязательная часть инструкции, которая позволяет изменить некоторые особенности ее выполнения. В команде может быть использовано сразу несколько префиксов разного типа.

13. Байт "Mod R/M" — байт, который определяет режим адресации, а также иногда дополнительный код операции. Необходимость байта "Mod R/M" зависит от типа инструкции.

14. Байт SIB (Scale-Index-Base) — байт, который определяет способ адресации при обращении к памяти в 32—битном режиме. Необходимость байта SIB зависит от режима адресации, задаваемого полем "Mod R/M".

15. Режим пакетирования — рим работы магистрали, в котором при передаче 4 слов выставляется только адрес первого,что позволяет существенно сократить время обмена данными с оперативной памятью или внешним кэшем.

16. IA-32 — микропроцессорная архитектура, третье поколение архитектуры x86, ознаменовавшееся переходом на 32-разрядные вычисления.

17. Intel-386 — первый процессор на базе архитектуры IA-32

18. Исполнительный блок — блок, в который встроены регистры общего назначения(РОН), которые используются для таких операций, как двоичное сложение или вычисление и модификация адресов.

19. Блок сегментации — блок, который преобразует логические адреса в линейные по запросу исполнительного блока.

20. EIF(указатель команд) — 32-разрядный регистр, содержащий смещение следующей команды, подлежащей выполнению.